

FIG. 1

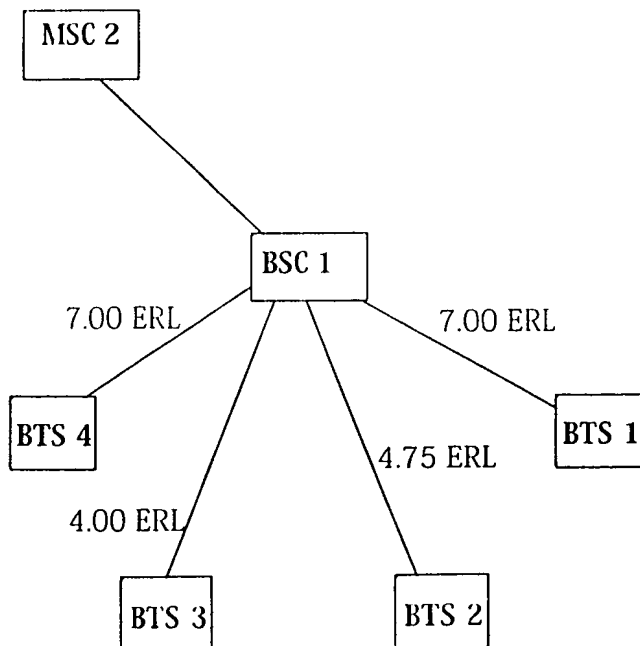
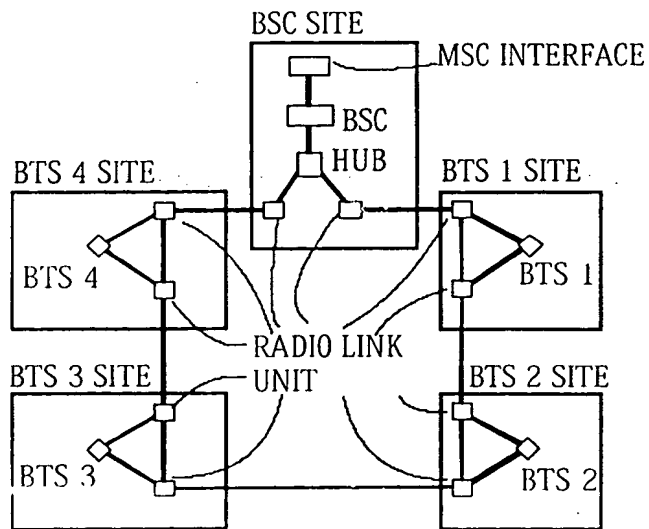
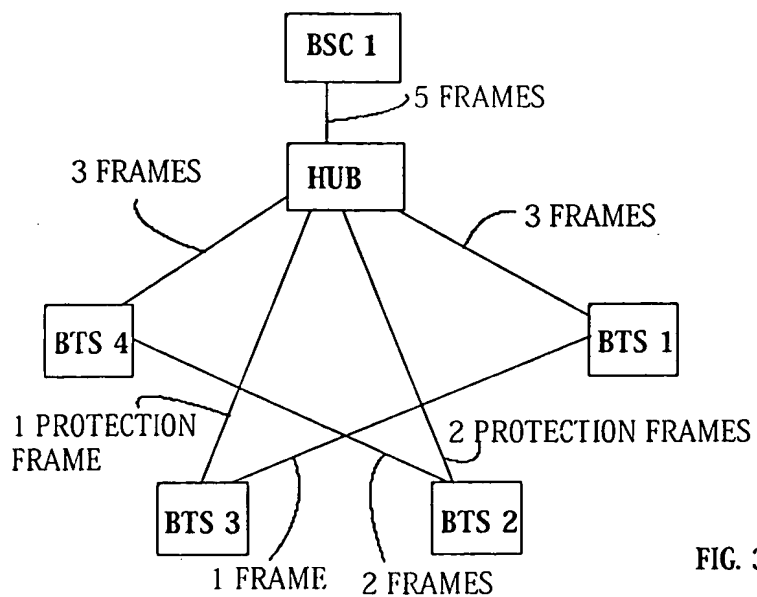


FIG. 2



20047375-01402

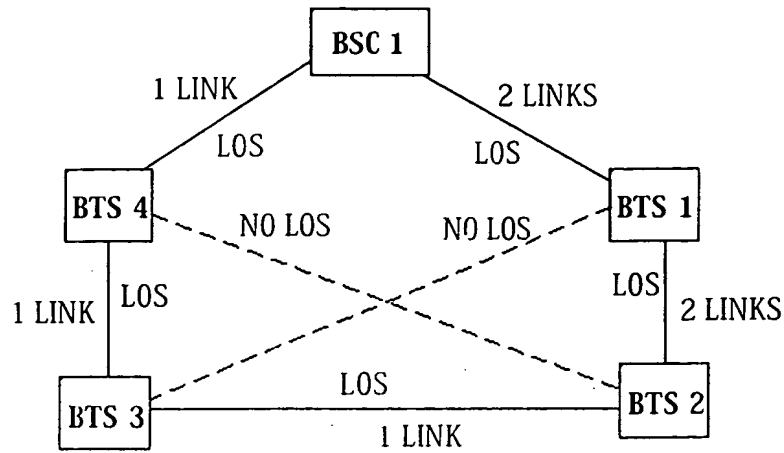


FIG. 5

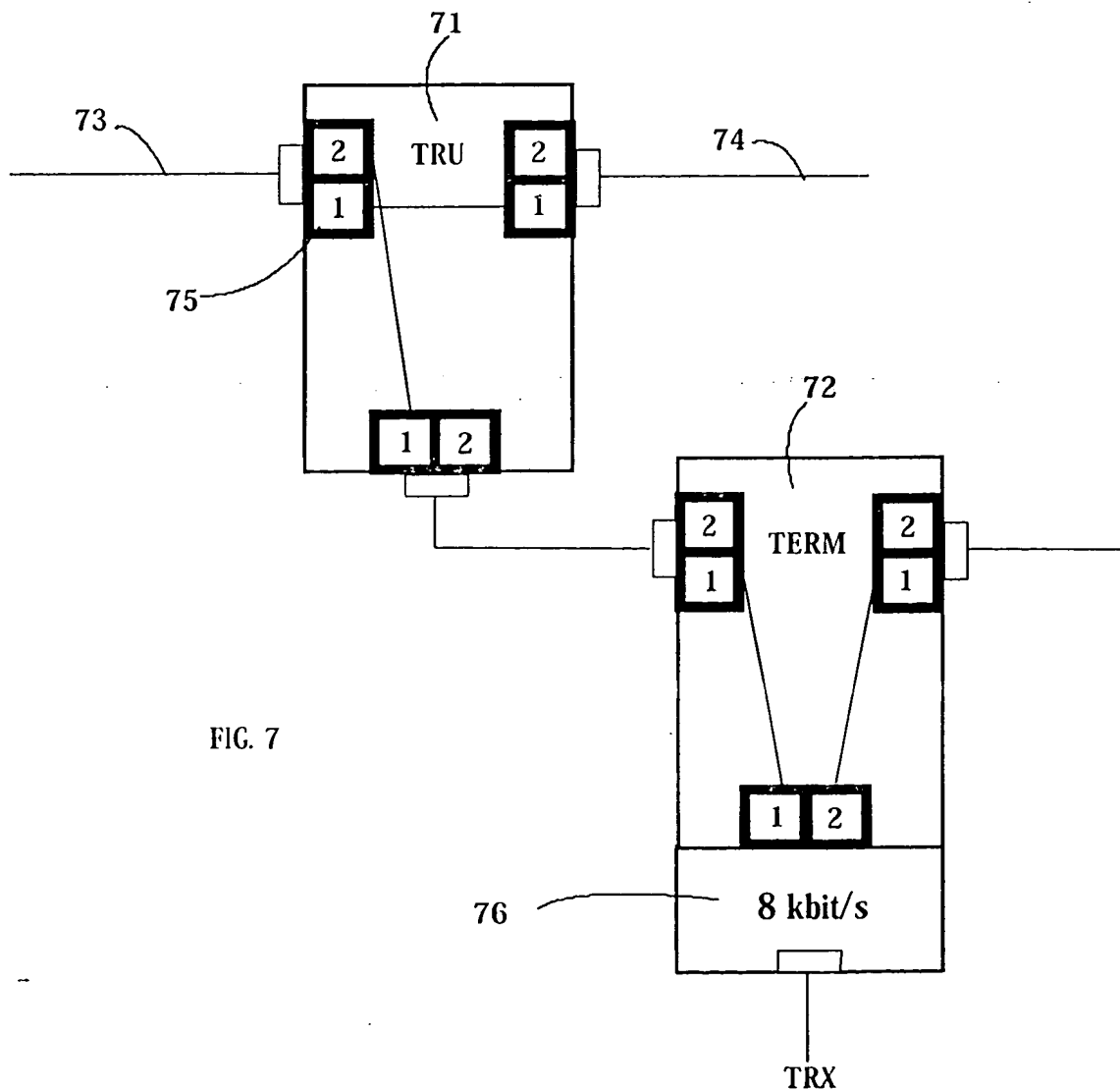


FIG. 7

20470-54E4001

10047375.011402

BTS Configuration in first phase 2+2+2, expansion reserved for 4+4+4 config.										
TS	Bits used in timeslots									
	1	2	3	4	5	6	7	8		
0	Link management								TRX1	Sector 1
1	TCH		TCH		TCH		TCH			
2	TCH		TCH		TCH		TCH			
3	TCH		TCH		TCH		TCH			
4	TCH		TCH		TCH		TCH		TRX2	Sector 2
5	TCH		TCH		TCH		TCH			
6	TCH		TCH		TCH		TCH			
7	TCH		TCH		TCH		TCH			
8	TCH		TCH		TCH		TCH		TRX3	Sector 3
9	TCH		TCH		TCH		TCH			
10	TCH		TCH		TCH		TCH			
11	TCH		TCH		TCH		TCH			
12	TCH		TCH		TCH		TCH		TRX4	Sector 1
13	TCH		TCH		TCH		TCH			
14	TCH		TCH		TCH		TCH			
15	TCH		TCH		TCH		TCH			
16	TCH		TCH		TCH		TCH		TRX5	Sector 2
17	TCH		TCH		TCH		TCH			
18	TCH		TCH		TCH		TCH			
19	TCH		TCH		TCH		TCH			
20	TCH		TCH		TCH		TCH		TRX6	Sector 3
21	TCH		TCH		TCH		TCH			
22	TCH		TCH		TCH		TCH			
23	TCH		TCH		TCH		TCH			
24	TCH		TCH		TCH		TCH		TRX7	Sector 1
25	TRXSIG1		BCFSIG		TRXSIG2					
26	TRXSIG3				TRXSIG4					
27	TRXSIG5				TRXSIG6					
28	TRXSIG7				TRXSIG8				TRX8	Sector 2
29	TRXSIG9				TRXSIG10					
30	TRXSIG11				TRXSIG12					
31	Loop controlling								TRX9	
reserved capacity for future needs										

BTS a

FIG. 6

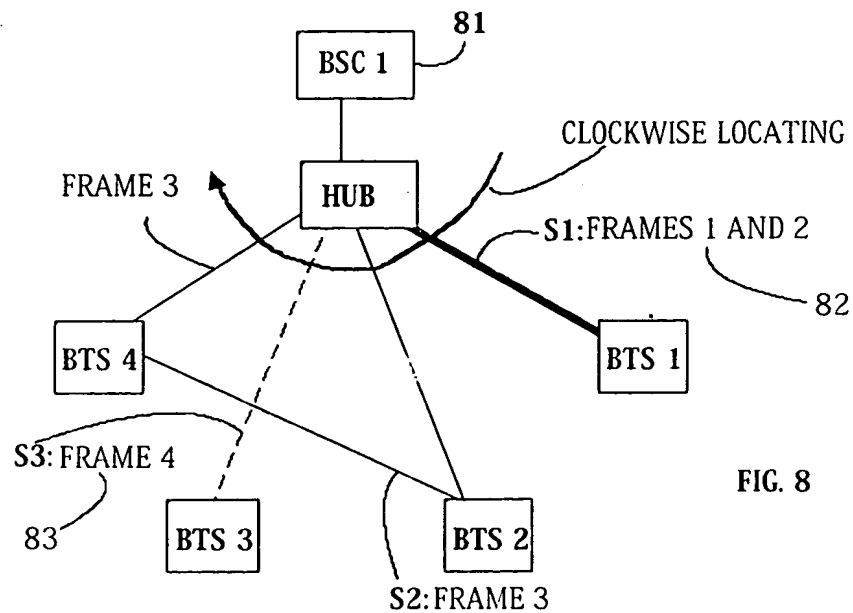


FIG. 8

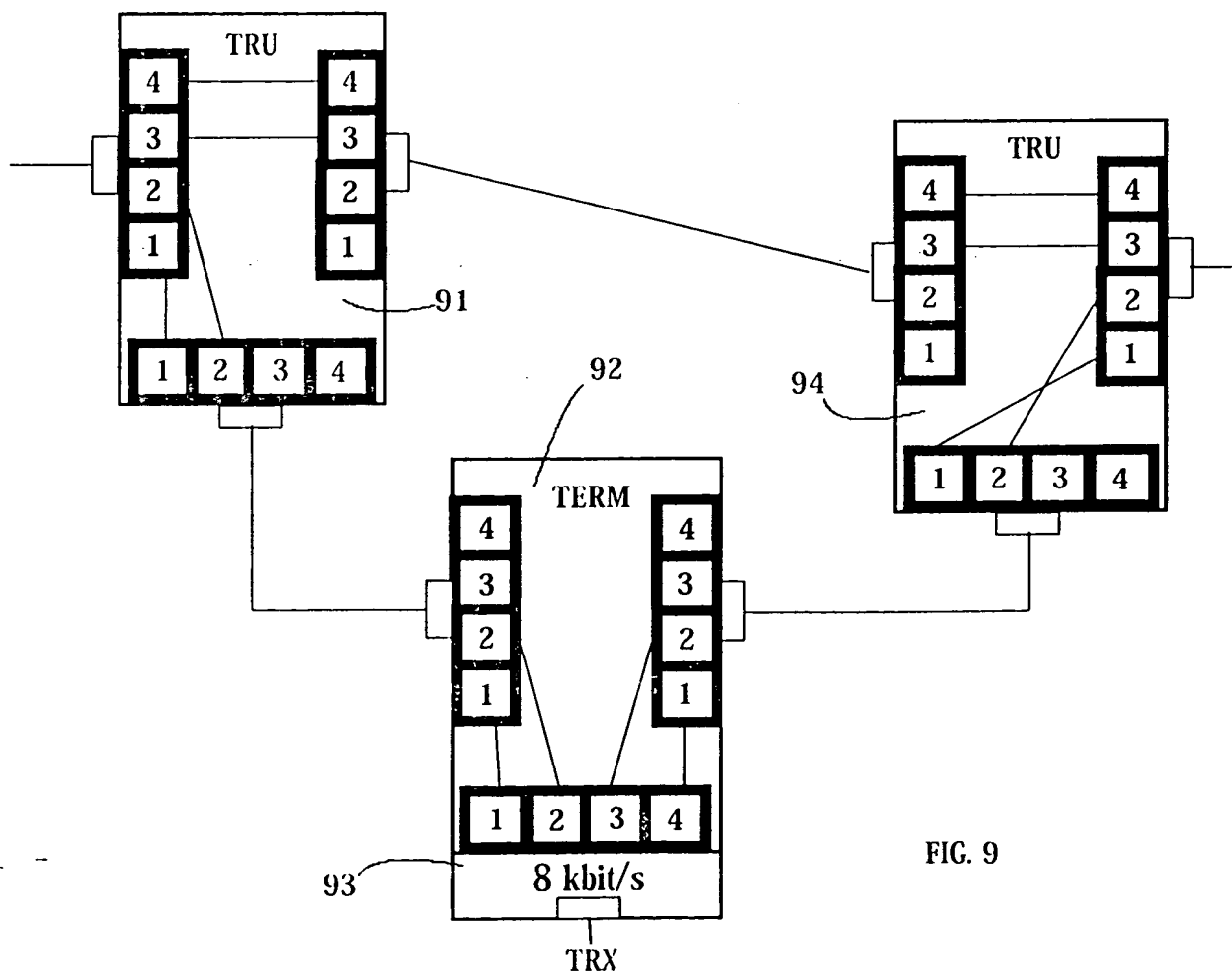


FIG. 9

204770-52E24001

